PATENT ABSTRACTS OF JAPAN

(11)Publication number:

04-119785

(43) Date of publication of application: 21.04.1992

(51)Int.CI.

HO4N 7/08

(21)Application number: 02-240415

(71)Applicant: TOSHIBA CORP

(22)Date of filing:

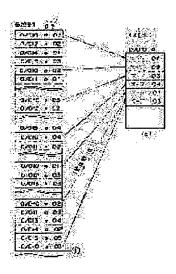
10.09.1990

(72)Inventor: GOMIKAWA TAKAO

(54) TELETEXT RECEIVER

(57)Abstract:

PURPOSE: To index a data having no reception error without a waiting time by deleting a page data discriminated to have a data error, retrieving an old page data stored in a page memory at indexing and writing a data received newly to a deleted memory area. CONSTITUTION: When a packet data with a registered program number (0/010#) is stored in a buffer memory, the data is sequentially stored in address areas of a memory '1'. Since it is discriminated that an error exists in a total page number at the end of reception of a 2nd page data whose page is 02, relevant areas are deleted and a data whose page 03 received succeedingly is stored in succession to the page 01. Thus, when the page 02 is indexed at that point of time, the data stored in the 1st storage time is retrieved. When a new data is received in the buffer memory, error correction processing is implemented to the reception data stored in the buffer memory and when a reception error exists, the data of relevant page data areas is deleted and the



head address of the deleted addresses is used as a write start address of a succeeding page data.

LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

19日本国特許庁(JP)

① 特許出願公開

◎ 公開特許公報(A) 平4-119785

®Int. Cl. ⁵

識別記号

庁内整理番号

❸公開 平成4年(1992)4月21日

H 04 N 7/08

A 8838-5C

審査請求 未請求 請求項の数 1 (全5頁)

ᡚ発明の名称

文字放送受信装置

②特 願 平2-240415

❷出 願 平2(1990)9月10日

@発明者 五味川 孝男

埼玉県深谷市幡羅町1-9-2 株式式会社東芝深谷工場

内

⑪出 願 人 株式会社東芝

神奈川県川崎市幸区堀川町72番地

四代 理 人 弁理士 伊 藤 進

明細書

1. 発明の名称

文字放送受信装置

2. 特許請求の範囲

テレビジョン放送信号における垂直帰線期間の所定期間に伝送される文字放送データを取込み、ページ単位で記憶するページメモリを有し、番組番号を指定することによって前記ページメモリに登録された番組データを表示メモリに転送して提示する文字放送受信装置において、

前記ページメモリに記憶する番組のページ単位のデータ総量を計数する手段と、前記計数結果によりページデータ総量の誤りの有無を判別なる手段と、前記判別結果によりページデータを消去する手段と、有りと、受信されたデータを前記消去されたページメリ領域より書き込む手段とを備えて受信をいく、リータを提示することを特徴とする文字放送受信装置。

3. 発明の詳細な説明

[発明の目的]

(産業上の利用分野)

本発明は、番組をページ単位で記憶するページメモリを備えた文字放送受信装置に係り、特にページ検索操作を円滑に行えるようにした文字放送受信装置に関する。

(従来の技術)

このような受信システムでは、番組の数が増加

すると、全番組を伝送するのに要する時間が長くなり、指定した番組が画面に提示されるまでの待ち時間が長くなることが問題とされた。そこで、従来は、複数画面分の文字放送データを記憶する ベージメモリを設け、受信者が希望する番組を番 組番号登録の形で記憶しておくことにより、待ち 時間の解消を図っている。

の同じページを再受信するまでの待ち時間を必要 とした。

そこで、本発明は上記の問題を改善する為のもので、ページメモリ中でデータ誤り有りと判定されたページデータは消去し、そのページを提示するときはページメモリに記憶された古いページデータを検索して提示し、消去されたメモリ領域には新しく受信されたデータを書き込むようにした文字放送受信装置を提供することを目的とするものである。

[発明の構成]

(課題を解決するための手段)

本発明は、文字放送データを取り込み、ページ単位で記憶するページメモリを有し、番組番号を指定することによって前記ページメモリに登録された番組データを表示メモリに転送して提示する文字放送受信装置において、

前記ページメモリに記憶する番組のページ単位 のデータ総量を計数する手段と、前記計数結果に よりページデータ総量の誤りの有無を判別する手 番組の場合において、その番組が全部前記ページメモリに記憶されていない場合でも、記憶されている分は特ち時間無く提示し、その間に登録されていないページのデータが伝送されて来れば、その番組全部を待ち時間無く受信し提示することができる。

一方、前記バッファメモリに書込まれた文字多重信号は誤り訂正等の処理を施される。この呼をはいる。この以外定された文字多重信号はページがないため、一部データの欠に記憶されないため、してページメモリに記憶されている。従って前記欠落したページデータとなってもと正しく提示できないという問題があった。

(発明が解決しようとする課題)

上記の如く、従来は、文字多重信号受信額りにより、ページメモリに記憶された一部データの欠落した不完全なページデータを提示することがあり、この場合未完成な見苦しいページとなり、誤りの無いページを提示する為には誤りの無い次

段と、前記判別結果によりページデータ総量誤り 有りと判定されたページデータを消去する手段と、 新しく受信されたデータを前記消去されたページ メモリ領域より書き込む手段とを備えて受信誤り の無いページデータを提供するものである。

(作用)

本発明においては、受信額りの無いページデータのみがページメモリに記憶可能であり、受信されたページデータに額りが検出されるとページメモリに記憶された同じページデータを検出して提示することにより待ち時間なく額りの無い番組の提示が可能となる。

(実施例)

以下、本発明を図示の実施例に基づいて説明する。

第1図はこの発明に係る文字放送受信装置の一 実施例を示すブロック図である。

第 1 図において、11はテレビジョンアンテナ、 12はチューナ、13は映像検波回路であり、アンテナ11に誘起した高周波信号は、チューナ12で希望 チャンネルの中間周波信号として受信され、チューナ 12の出力は映像検波回路 13に入り映像検波される。なお、チューナ 12は選局制御回路 14からのチューニング電圧によって希望チャンネルの信号を受信するように制御される。

一方、15は文字放送データを抽出して誤り訂正 後、これを一時保持するデータ取込み回路であり、 抽出された文字放送データを一時保持するための パッファメモリを有している。データ取込み回路 15の出力端はデータパス19に接続されている。

CPU16、RAM17、及びROM18は、上記パッファメモリに保持されたデータの検索(受信処理)、提示処理等を実行する中央処理回路である。20はCPU16によってコントロールされる表示制御回路である。表示制御回路20は検索処理によって検出された希望番組番号の番組データが前記データ取込み回路15より転送され、この転送データを提示処理して表示用メモリ21に書き込み、書き込まれたデータを所定の期間に表示するようになっている。22はリモコン等のキーボードであり、

リ23はn(nは任意の整数)個の番組を記憶する 領域を有しているが、ここではメモリ"1"の動 作のみを示す。本実施例に係るページメモリ23は、 全体の領域をn個の番組メモリ領域に分割し、文 字放送データの番組単位で各分割領域メモリ"1" , メモリ"2", メモリ"3", メモリ"4", ……,メモリ"n"を使用し、各メモリに記憶す る番組は、キーボード22の操作により予め番号 指定の形で登録されており、指定された番組が受 信されると、記憶を開始するアドレス(香地)、 重量 H データ、サービス識別 (SI) データ、ペ ージ総数データ(DGS)をRAM17に記憶し、 以降に続いて受信されるページデータを該当する ページメモリに記憶する。各メモリの空き領域が 無くなった場合にはメモリ領域の先頭に戻り、最 新ページデータの記憶を行う。

ここで、RAM17に記憶されたページ総数データ(DGS)は、各々のページメモリに書き込みを行う毎に減算処理され、最後部のページデータを受信もしくは次のページデータの先頭が受信

所定キーの操作によって希望チャンネルを受信するためのキー入力データを選局制御回路14に供給したり、受信しようとする文字放送の番組番号を CPU16に供給する。

23は多数のページ単位の記憶を行うメモリにより構成されたページメモリである。このできる。このですなど番組毎にデータを記憶されて学放送番組毎にデータはそれではいる。また、番組はチャンネル毎に区別して番組ができる。は、一番を表現では、17には各番組ができる。のできる。のできる。のでは、17には各番組が設けるできる。のでは、17には各番組が設けるできる。できる。のでは、17には各番組が設けるできる。できるでは、17には各番を設けるできる。できる。できるできる。

第2図は上記ページメモリ23の書込み動作を説明するための説明図である。第2図において(a)は番組データの受信順序を示し、(b)は番組メモリ"1"のマップを示している。尚、ページメモ

されたときに、前記のページ総数データ(DGS)が『O』であるかを判別し、『O』の時は記憶したページ単位の受信誤り無しとし、又『O以外』の時は記憶したページ単位の受信誤り有りと判断する。前記ページ単位の受信誤り有りと判断されたページデータはRAM17に記憶している該当ページの開始アドレスよりに受信されるページデータを前記開始アドレスより記憶する。

に受信されたページ 0 3 が、ページ 0 1 に続けて記憶されている。従ってこの時点でページ 0 2 を投示するときには、1 回目に記憶されたデータを検索して行う。

ここで、データ取り込み回路15のパッファメモリに保持されたパケットが登録番組であるか否かの判定は、番組データヘッダ(PRCI)、ページデータヘッダ(PACI)等のデータ識別データに基づき、CPU16が判別している。

ステップS6では、記憶中のページメモリがある場合、RAM17に保持している重量Hデータ、サービス識別データを、受信された登録番組以外のデータ識別データと比較して、データが一致したときはRAM17に保持された該当の重量Hデータ及びサービス識別データを消去し、ページメモリへの書き込み動作を中断する。

ステップS12では、RAM17に記憶している各ページメモリの重畳Hデータ、サービス識別データが受信されたバッファメモリと一致するページメモリを検索し、該当するページメモリが有る場合はステップS10へ進む。

尚、ステップS1にて新データが受信されていなかった時やステップS3にて誤り有りの時、ステップS12にて該当するページメモリが無い場合、更にはステップS6やステップS11での処理終了後には、スタートへ戻り受信待ち受け状態となる。

[発明の効果]

以上述べたように本発明によれば、ページメ

ア S 7 で R A M 1 7 に 保持している該当メモリのページデータ総数 (D G S) が 「 O 」であるかを判定し、「 O 」の時 (N O) はステップ S 9 へ、「 O 以外 」の時はステップ S 8 へ進む。

ステップS8は前に記憶したページデータ総数の受信誤りであり、該当するページデータ領域のデータを消去して、消去した先頭アドレスを次のページデータ書込み開始アドレスとする。ここで、該当ページデータ領域はRAMI7に保持された書き込み開始アドレスより最終データの記憶されたアドレスまでとする。

ステップS9においては、ページ先頭の書き込みアドレスデータ、重量Hデータ、サービス機別データをRAM17の該当領域へ保持する。

ステップS10ではパッファメモリの受信データをページメモリの該当領域へ書き込む。

ステップ S 1 1 ではページメモリ書き込みアドレスを更新し、ページデータ総数 (D G S) をー1 加算し (D G S = D G S - 1) R A M 1 7 へ記憶する。

モリには常に受信誤りの無いデータが記憶され、 この受信誤りの無いデータを待ち時間無しで提示 することが可能である。

4. 図面の簡単な説明

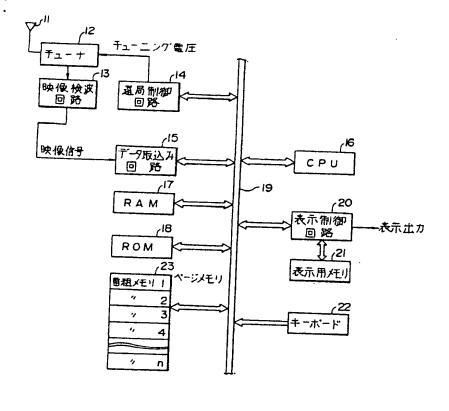
第1図は本発明に係る文字放送受信装置の一 実施例を示すブロック図、第2図は第1図に示し たページメモリの書込み動作を説明する為のメモ リマップ、第3図は第2図においてページメモリ の書込み動作を示すフローチャート図、第4図は 従来のページメモリの動作を説明するメモリマッ アである。

- 15 ··· データ取込み回路、16 ··· CPU、
- 17 ... RAM, 18 ... ROM,
- 19…データバス、20…表示制御回路、
- 21…表示用メモリ、22…キーポード、
- 23…ページメモリ

代理人 弁理士 伊 藤



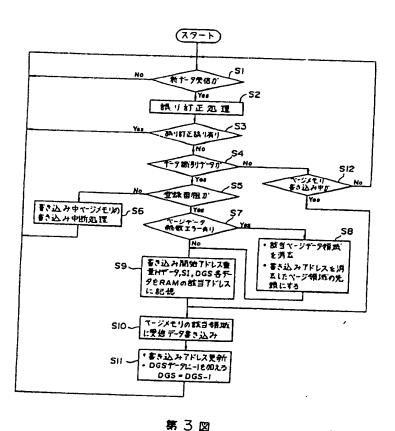
特閒平4-119785 (5)

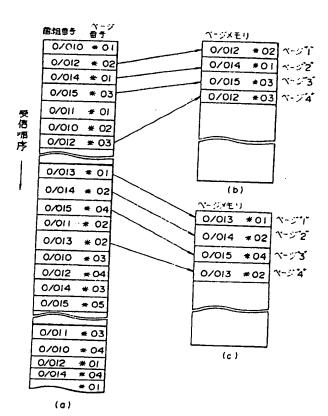


節相帶于 0/010 # 01 (メモリハ 0/012 # 02 0/014 # 01 0/010 * 0/015 # 03 01 0/010 ページ * 02 02 0/011 # 01 03 ページ 04 ページ 01 0/010 # 03 **ベ**-ジ 03 0/012 # 02 0/015 ***** 04 0/010 # 04 (b) 0/011 # 02 0/010 # 01 0/012 * 03 0/013 # 03 0/010 # 02 0/011 # 03 0/013 # 04 0/014 * 02 0/015 * 05 0/010 # 03 (0)

第2図

第 | 図





第4図